**HISTÓRIA DOS COMPUTADORES: a partir do ano 2000**

**13 março 2000**

O AMD Duron é uma gama de microprocessadores de baixo custo compatíveis com Athlon, portanto arquitetura x86. Eles foram projetados para competir com a linha de processadores Celeron da Intel.

A principal diferença entre o Athlon e os Duron é que o Duron possue apenas 64 KB de cache de segundo nível (L2), em comparação com os 256 KB do Athlon.

**20 de novembro 2000**

O Pentium 4 é um microprocessador de sétima geração baseado na arquitetura x86 e fabricado pela Intel. É o primeiro microprocessador com um design completamente novo desde o Pentium Pro de 1995. O Pentium 4 original, chamado Willamette, trabalhava em 1,4 e 1,5 GHz.

**10 de maio 2001**

O processador Intel Itanium foi fabricado usando um processo de 180 nm e possuía 32 KB de memória cache de primeiro nível (16 para dados e 16 para instruções), 96 KB de cache de segundo nível integrados no núcleo e 2 ou 4 MB de cache terceiro nível fora do núcleo. Estava disponível nas versões 733 ou 800 MHz.

**AMD ATHLON XP - 15 de maio 2001**

Quando a Intel lançou o Pentium IV a 1,7 GHz, foi visto que o Athlon Thunderbird não estava em seu nível. Além disso, não era prático para overclock, portanto, para continuar na vanguarda em termos de desempenho dos processadores x86, a AMD teve que projetar um novo núcleo, por isso lançou o Athlon XP.

**10 de junho 2001**

O Athlon MP (Multi Processador) é o primeiro chip da arquitetura AMD x86 da marca americana fabricada com suporte para sistemas de multiprocessamento simétricos, ou seja, para poder colocar dois processadores com as mesmas características na mesma placa.

A AMD lançou essa gama de processadores com base no núcleo Palomino, com velocidades de 1000 e 1200 MHz. Com esse núcleo, o modelo 2100+ foi atingido a 1733 MHz.

**INTEL ITANIUM 2 - 10 de junho 2002**

Todos tinham um cache de nível 1 de 16 KB para obter instruções e outro de 16 KB para dados. O cache de nível 2 é unificado (é o mesmo para dados e instruções) e tem 256 KB de tamanho. O cache de nível 3 também é unificado e o tamanho varia de 1,5 MB a 9 MB. Em uma opção interessante de design, o cache de nível 2 continha lógica suficiente para manipular operações de semáforo (mecanismos de sincronização do kernel) sem perturbar a ALU.

**2002**

Lançamento do Tablet pela Microsoft com sistema operacional Windows XP, eram chamados de *“tablet PCs”.*

**10 de março 2003**

O Intel Pentium M é um microprocessador com arquitetura x86 (i686) projetado e fabricado pela Intel. O processador foi originalmente projetado para uso em laptops. Seu nome de código antes de sua introdução era "Banias". Todos os nomes de código do Pentium M são locais em Israel, o local da equipe de design do Pentium M.

**25 de maio 2005**

Os processadores Pentium D foram introduzidos pela Intel no Intel Developer Forum. Um chip Pentium D consiste basicamente em 2 processadores Pentium 4 incorporados em um único pacote (2 núcleos Prescott para o núcleo Smithfield e 2 núcleos Cedar Mill para o núcleo Presler) e comunicados através do FSB. Seu processo de fabricação foi inicialmente de 90 nm e, na segunda geração, de 65 nm. O codinome do Pentium D antes de seu lançamento era "Smithfield".

**10 de janeiro 2006**

O Intel Core Duo é um microprocessador de sexta geração lançado em janeiro de 2006 pela Intel, após o Pentium D e predecessor do Core 2 Duo. Possui dois núcleos de execução, o que torna este processador especial para aplicativos multimidea e multitarefa.

**10 de julho 2006**

O AMD Athlon 64 X2 é um microprocessador de núcleo duplo de 64 bits produzido pela AMD.

Este microprocessador foi introduzido para o soquete 939 (a 90 nm SOI) e para AM2 (a 90 nm e 65 nm SOI) com um barramento HyperTransport de 2000 MHz, uma potência de projeto térmico de 110W-89W e suporte para memórias DDR2.

**INTEL CORE DUO 2 - 27 de julio 2006**

A marca Core 2 refere-se a uma variedade de CPUs Intel de dois bits comerciais de 64 bits e CPUs quad-core 2x2 MCM (Multi-Chip Module) com o conjunto de instruções x86-64, com base na microarquitetura Core da Intel, derivado do processador dual-core Yonah de 32 bits e 32. Nota 1 A CPU1 quad-core 2x2 do MCM1 tinha duas matrizes de dois núcleos (CPUs) separadas - uma ao lado da outra - em um pacote MCM quad-core.

**02 de novembro 2006**

O Intel Core 2 Quad é uma série de processadores Intel com 4 núcleos, que afirmam ser 65% mais rápidos que o Core 2 Duo disponível na época. Para criar esse processador, dois núcleos Conroe precisaram ser incluídos no mesmo pacote e comunicados através do System Bus, para totalizar 4 núcleos reais, diferentemente do AMD Phenom X4, que é um processador monolítico de 4 núcleos.

**29 de junho 2007**

Lançado por Steve Jobs, o Smartphone Iphone da Apple com sistema operacional móvel IOS. Contava com uma tela de 3,5 polegadas com resolução de 320x480 pixels, câmera de 2 megapixels e a revolucionária tecnologia touchscreen. O smartphone estava disponível em versões com 4 GB, 8 GB ou 16 GB de armazenamento interno.

**AMD QUAD CORE- 11 de setembro 2007**

Os processadores têm o nome de código "Barcelona" e possuem velocidades de clock de 1.7Ghz a 2Ghz.

Esses processadores são orientados ao servidor e serão organizados em 3 grupos de acordo com a função desejada, HE Energy Efficient, Performance Standard e a gama SE High Performance. Todos eles são constituídos por 512 KB de cache para cada kernel, além de 2 MB de cache de nível 3. Eles são baseados na tecnologia de 65nm.

**02 de março 2008**

Intel® Atom ™ é o nome de uma linha de microprocessadores Intel x86 e x86-64, anteriormente denominada Silverthorne / Diamondville. Eles são projetados para um processo de fabricação CMOS de 45 nm e devem ser usados ​​em dispositivos móveis de Internet (MID), Ultra-laptops, Smartphones e outros laptops e aplicativos de baixa potência.

**AMD ATHLON II x4 - 01 de setembro 2009**

Soquete AM2 +: memória DDR2 de canal duplo, de até 266 MHz (3,75 ns, 1066 MHz efetivo). Frequência do relógio: 2,2-3,0 GHz, AMD K10 quad core 45 nm, soquete AM3, HyperTransport a 2 GHz.

**INTEL CORE I5 - 08 de setembro 2009**

O primeiro Core i5 usando a microarquitetura Nehalem foi apresentado em 8 de setembro de 2009 como uma variante do mainstream do Core i7 anterior, o núcleo Lynnfield. O Lynnfield Core i5 possui um cache L3 filho de 8 MB, um barramento DMI rodando a 2,5 GT / se suporte a canal de memória duplo e eles têm DDR3-800 / 1066/1333 Hyper-Threading com deficiências.

**07 de janeiro 2010**

A Intel lançou o primeiro processador Core i3, são processadores de núcleo duplo com processador gráfico integrado, a GPU, chamada Intel HD, que roda em 733 MHz. Eles tem 4 cache MiB nível 2 e controlador de memória para DDR3 de até 1,33 GHz. A velocidade de clock pode chegar a 3,8 GHz.

**10 de janeiro 2011**

O Intel Core i7 é um processador Intel de marca para várias famílias de desktops e portáteis de processadores x86-64 de 64 bits que usam os microarquitetura Nehalem, Westmere e Sandy Bridge. A marca Core i7 é direcionada aos mercados de negócios e de consumo de ponta, tanto para desktops quanto laptops, e distingue-se do Core i3 (nível básico de consumidor), Core i5 (consumo atual) e Xeon (servidor), e estação de trabalho).

**Pesquisa feita por:** Diego da Rocha Santos

Professor, me desculpa por entregar o trabalho assim, não tive tempo de montar um infográfico, slides ou uma apresentação mais interessante, e também não sei se consegui fazer uma pesquisa bem completa. Prometo melhorar!

Abraço!